

DDA-70H

DDA-70H は 3G/HD/SD-SDI 信号対応の分配器です。2 系統の独立した入力があり、それぞれリクロッカーを通し、4 分配することができます。スイッチの設定で 1 系統を 9 分配することもできます。SMPTE 310M-1998 等のリクロッカーが対応できない信号はリクロッカーをバイパスして分配します。全出力チャンネル正極性出力に対応していますので、DVB-ASI 信号(EN50083-9)を 9 分配することが可能です。

■特 長

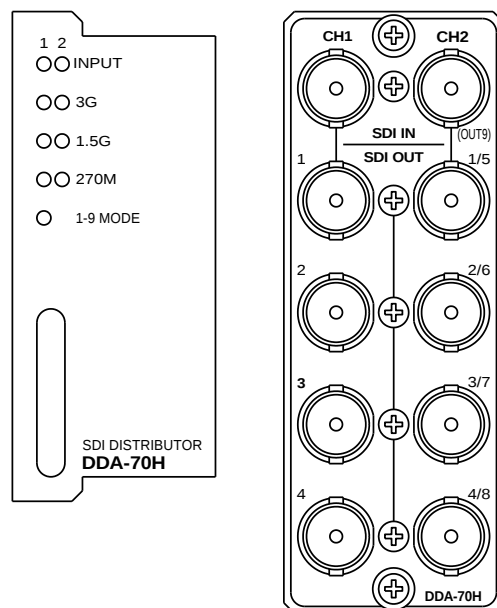
- ✓ 2 系統の信号を各 4 分配する設定と、1 系統の信号を 9 分配する設定が可能 ※1
- ✓ 3G/HD/SD-SDI 以外の信号はリクロックせずバッファーして出力 ※2
- ✓ 全出力チャンネル DVB-ASI 信号(EN50083-9)対応
- ✓ SNMP に対応 ※3、※4

※1 基板上的のスイッチで分配モードを設定します。9 分配モードに設定した時、SDI IN の CH2 のコネクタが出力端子になります。

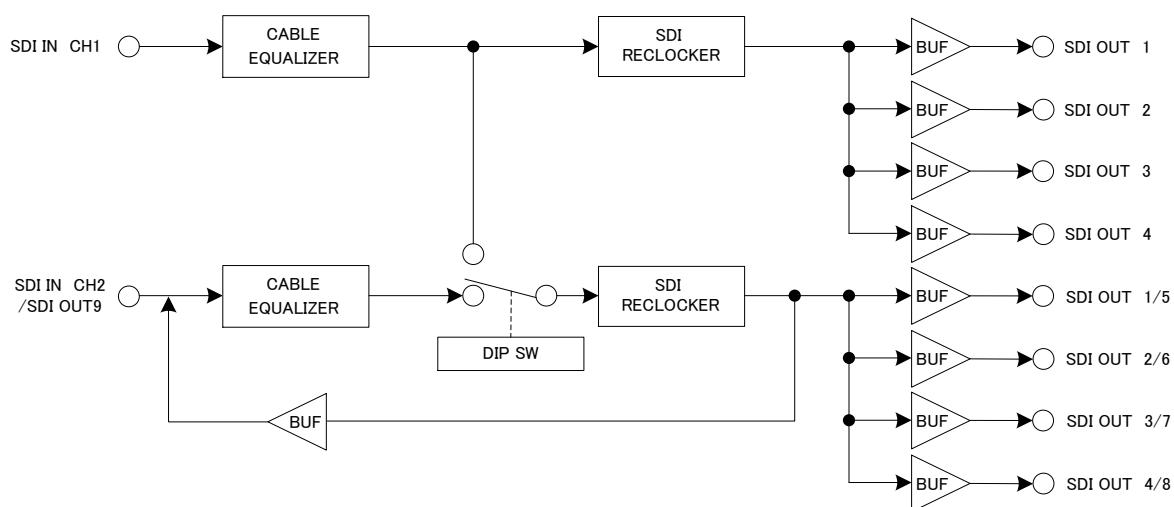
※2 270Mbps の DVB-ASI 信号はリクロックして出力します。その場合、正面インジケータの SD ランプが点灯します。リクロッカーがロックしない周波数の信号(SMPTE 310M-1998 等)に対しては、DIPSW の設定により、INPUT ランプを点灯させることができます。

※3 SNMP 対応の Vbus 筐体が必要です。詳細は弊社までお問い合わせください。 ※4 SNMP ト

ラップは、基板の抜き差し、及びリクロックステータス、入力信号振幅レベルに対応しています。リクロッカーがロックしない周波数の信号(SMPTE 310M-1998 等)に対しても、入力信号の有無を監視することができます。



ブロック図



機能

分配モード設定	基板上のスイッチで2種類の分配モードを選択します。2系統の信号を各4分配する設定と、1系統の信号を9分配する設定があります。
リクロックステータス表示	モジュール正面のランプで、入力信号のリクロックレートが判別できます。リクロック可能な信号を検出すると本体前面の、3G(3G-SDI)、1.5G(HD-SDI)、270M(SD-SDI)のランプで識別できます。DIPSW の設定でリロッカーがロックしない信号 (SMPTE 310M-1998 規格等)を入力した時、INPUT ランプのみ点灯させることもできます。
ALARM出力	入力信号異常時、Vbus 筐体の接点 ALARM 出力端子よりアラーム信号を出力することができます。アラーム出力の条件は以下の3項目あり、DIPSWで設定します。【条件1】リクロックできない信号が入力された時。【条件2】入力信号の有無を検知できない時。リクロックできない信号 (SMPTE 310M-1998 規格等)の有無も判別できます。【条件3】リクロック可能な入力信号の振幅レベルが 75/50/25%を下回った時。※入力振幅レベルの閾値はおおよその目安です。
SNMP監視	SNMP トラップは、基板の抜き差し、入力振幅レベル、及びリクロックステータスに対応しています。入力振幅レベルの監視は High(75%以上)、Mid(75-50%)、Lo(50-25%)、No Good(25%以下)の閾値で監視できます。リロッカーがロックしない周波数の信号 (SMPTE 310M-1998 等)に対して信号の有無のみ監視できます。

定格

入力信号 ・ SDI IN	SMPTE424M、SMPTE292M、SMPTE259M-C、EN50083-9、 SMPTE 310M-1998 準拠 0.8Vp-p/75Ω、BNC 2系統
出力信号 ・ SDI OUT 1~4/8、9 ※1 ※1 SDI OUT9は1-9MODEのみ	SMPTE424M、SMPTE292M、SMPTE259M-C、EN50083-9、 SMPTE 310M-1998 準拠 0.8Vp-p±10%/75Ω、BNC 各1系統
リクロック対応映像フォーマット	1080p60/59.94/50/30/29.97/25/24/23.98、 1080psF24/23.98、1080i60/59.94/50、720p60/59.94/50、525i、625i
動作温度 / 動作湿度	0~40℃ / 20~80%RH(ただし結露なき事)
消費電力	3.5VA (5V,0.7A)
質量	0.2kg

性能

入力特性 ・ SDI IN イコライザー特性 反射減衰量	3G: 120M(5CFB)、HD-SDI: 180M(5CFB)、SD-SDI: 400M(5CFB) 3G: 5MHz~1.485GHz,15dB 以上/1.485GHz~2.97GHz,10dB 以上 HD: 5MHz~1.485GHz,15dB 以上、SD: 5MHz~270MHz,15dB 以上
出力特性 ・ SDI OUT 信号振幅 反射減衰量	0.8Vp-p±10%/75Ω 3G: 5MHz~1.485GHz,15dB 以上/1.485GHz~2.97GHz,10dB 以上 HD: 5MHz~1.485GHz,15dB 以上、SD: 5MHz~270MHz,15dB 以上
立ち上がり/立ち下がり時間	3G: 135ps 以下(20%~80%間)、HD: 270ps 以下(20%~80%間) SD: 0.4ns~1.5ns(20%~80%間)
オーバーシュート	10%以下
DCオフセット	0V±0.5V 以内
ジッター特性 アライメント タイミング	3G: 0.3UI、HD: 0.2UI、SD: 0.2UI 3G: 2.0UI、HD: 1.0UI、SD: 0.2UI
出力遅延	3G: 約 15ns、HD: 約 20ns、SD: 約 30ns

※注外観及び仕様は変更することがあります。